Reference Number: 2904750054

Dispatch Number 449254

Dispatch Date August 1, 2008 (Heisei 20.8.1)

Notification of Reason(s) for Refusal

Patent Application No. Patent Application No. 2003-295609

Drafting Date July 25, 2008 (Heisei 20.7.25)

Examiner of JPO Keiji Arakawa 8623 5200

Representative/Applicant Masayuki Nihei

Applied Provision Patent Law Section 29(2)

This application should be refused for the reason mentioned below. If the applicant has any argument against the reason, such argument should be submitted within 60 days from the dispatch date of this notification.

Reasons

The invention of the claims mentioned below of the subject application should not be granted a patent under Patent Law Section 29(2) since it could have easily been made by persons who have common knowledge in the technical field to which the invention pertains, on the basis of the inventions described in the publications mentioned below which were distributed or in Japan or foreign countries prior to the filing of the subject application or inventions

which are made available to the public through telecommunication lines.

Note

- 1. JPS 58-162115A
- 2. JPH 5-83052A (Especially [Fig.2])
- 3. JPH 5-175768A
- 4. JP 2002-368562A

With respect to the invention according to claims 1-3:

The above-listed cited references 1 through 4 have been cited.

The above-listed cited reference 1 describes a hearing aid provided therein with an automatic gain controlled amplifying circuit.

The above-listed cited reference 2 describes a variable gain amplifier provided with rectifier 3 that rectifies an output from a variable gain amplifier 2 and a smoothing circuit 4 having a smoothing capacitor, in which the variable gain amplifier is further provided with an attenuating circuit (a variable gain amplifier 5 having differential inputs) which attenuates the level of the output signal from the above-mentioned amplifying circuit, when a D.C. voltage smoothed by the above-mentioned smoothing capacitor exceeds a predetermined level.

The above-listed cited reference 3 describes, in sound amplifying circuit, provision of a charging circuit

for charging a smoothing capacitor before starting of the apparatus.

The above-listed cited reference 4 describes a biasing FET for compensating for a deviation in a threshold voltage of a FET for attenuator, which is caused by a change in a temperature or the like, and further describes the fact that the property of the FET for the attenuator and that of the biasing FET are made identical. (see paragraph [0066])

It is considered that the inventions according to the respective claims of the present application could easily occur to a person skilled in the art by adequately combining the inventions described in the above-mentioned cited references.

If any new reason(s) for refusal is found later, it will be notified.

Record of the result of prior art search Technical field(s) to be searched

IPC(7) H04R 25/00

H04R 3/00

H03G 1/00-3/00

DB Name

Prior art document(s)

This record is not a component(s) of the reasons for refusal.

If you have any questions regarding the contents of this Notification of Reasons for Refusal or wish for an interview, please contact us at:

Keiji Arakawa, Image Apparatus, Fourth Patent Examination Department

TEL: 03 (3581) 1101 Extension 3540

FAX: 03 (3501) 0715

拒絶理由通知書

特題2003-295609

特許出願の番号 起案日

平成20年 7月25日

特許庁審査官

新川 圭二

8623 5700

特許出願人代理人

二瓶 正敬 様

適用条文

第29条第2項

この出願は、次の理由によって拒絶をすべきものです。これについて意見がありましたら、この通知書の発送の日から60日以内に意見書を提出してください。

理 由

この出願の下記の請求項に係る発明は、その出願前に日本国内又は外国において、頒布された下記の刊行物に記載された発明又は電気通信回線を通じて公衆に利用可能となった発明に払いて、その出願前にその発明の属する技術の分野における通常の知識を有する者が容易に発明をすることができたものであるから、特許法第29条第2項の規定により特許を受けることができない。

記

- 1. 特開昭58-162115号公報
- 2. 特開平5-83052号公報(特に、【図2】)
- 3. 特開平5-175768号公報
- 4. 特開2002-368562号公報

請求項1~3に係る発明に対して

上記引用例1~4

上記引用例1には、自動利得制御増幅回路を備えた補聴器が記載されている。

上記引用例2には、可変利得増幅器2の出力を整流する整流器3および平滑コンデンサを備えた平滑回路4を備え、前記平滑コンデンサにより平滑化された直流電圧が所定レベルを超えた場合に前記増幅回路の出力信号のレベルを減衰させる減衰回路(差動入力の可変利得増幅器5)を備えた可変利得増幅装置が記載されている。

上記引用例3には、音声増幅回路において、装置起動前に平滑コンデンサを充 電する充電回路を設けることが記載されている。

上記引用例4には、温度変化などに起因する減衰器用FETのしきい値電圧の ばらつきを補償するバイアス用FETが記載されており、さらに、減衰器用FE Tとバイアス用FETの特性を同一とすることも記載されている(【0066】) .

本願各請求項に係る発明は上記各引用例に記載された発明を適宜組み合わせる ことにより当業者が容易に想到し得たものと認められる。

拒絶の理由が新たに発見された場合には拒絶の理由が通知される。

先行技術文献調査結果の記録

調査した分野 IPC第7版 H04R 25/00

H04R 3/00

H03G 1/00-3/00

DB名

先行技術文献

この先行技術文献調査結果の記録は、拒絶理由を構成するものではない。

この拒絶理由通知の内容に関するお問い合わせ、または面接のご希望がござい ましたら下記までご連絡下さい。

特許審查第4部 映像機器 新川圭二

TEL. 03 (3581) 1101 内線3540

FAX. 03 (3501) 0715